



XV Exposición Tecnológica y Científica – ETC 2017

“Turismo Sostenible para el Desarrollo”

19 al 21 de septiembre

Formulario Disertante Charla Temática

Título de la disertación:	Evolución de la reconfiguración parcial dinámica		
Duración prevista: 45 minutos	Lugar: Postarado 1 – Bloque D. Planta alta		
Fecha: Miércoles 20/09	Horario: 15:45 a 16:30		

Disertante					
Nombre y Apellido		Federico Rodolfo Fernández Gómez			
Grado Académico		Master			
Institución a la que representa		Facultad Politécnica de la Universidad Nacional de Asunción			
Tel. Part.	(021) 20 63 76	Tel. Ofic.	(021) 58 87 250	Tel. Móvil	
E-mail:	fefernandezpy@gmail.com	fefernandez@pol.una.py			
Breve Currículo:					
Master en Tecnologías de la Información en Fabricación. Universidad Politécnica de Madrid.					
Master en Elaboración y Evaluación de Proyectos - Rectorado U.N.A.					
Docente Investigador y Profesor Titular de la FP-UNA.					
Profesor Adjunto Facultad de Ciencias Químicas UNA.					
Profesor Titular de la Facultad de Comunicación, Artes y Ciencia de la Tecnología - Universidad Americana.					
Profesor Encargado de la Facultad de Ciencias Tecnológicas - Universidad Nacional de Caaguazú.					

RESUMEN de la disertación:

Actualmente, la densidad de transistores en los dispositivos electrónicos es de tal magnitud que ya es posible la integración de sistemas digitales completos en un solo circuito integrado. Estos circuitos reciben el nombre de System-on-Chips o SoCs. Con el fin de reducir el tiempo de desarrollo de los diseños digitales y poder afrontar con éxito este tipo de diseños, los mismos se componen de módulos o cores. Este nivel de integración se ha extendido a los dispositivos reconfigurables o FPGA, siendo esta alternativa una de las más utilizadas dada la flexibilidad que ofrece. Sin embargo, estos dispositivos tienen una ventaja adicional que es su capacidad de reconfiguración que facilita el trabajo en las fases de prueba y optimización de un diseño digital y, en algunos casos, para realizar posteriores actualizaciones del mismo una vez que este diseño está en ejecución.

Sin embargo, los modelos de FPGAs más recientes admiten que se modifique parte de su configuración mientras el resto del circuito configurado sigue funcionando. Esta capacidad, denominada reconfiguración parcial dinámica, tiene particular interés en los diseños de sistemas digitales mediante módulos en un único circuito integrado. En estos casos, el procesamiento realizado en el chip, también puede determinar cambios del contexto para circuitos o programas de los módulos y aplicarlos. Esta funcionalidad es la que actualmente facilita la utilización de las FPGA para el diseño de circuitos de control modernos.



Campus de la UNA
SAN LORENZO-PARAGUAY

XV Exposición Tecnológica y Científica – ETyC 2017

“Turismo Sostenible para el Desarrollo”

19 al 21 de septiembre