

DISEÑO Y MONTAJE DE SISTEMAS ELECTRÓNICOS DE APLICACIÓN PRÁCTICA

BASES Y CONDICIONES DE PARTICIPACIÓN

BASES

- La conformación del grupo expositor será de cinco (5) estudiantes, como máximo, de las carreras de **TÉCNICO SUPERIOR EN ELECTRÓNICA** e **INGENIERÍA EN ELECTRÓNICA**.
- Los trabajos estarán montados y expuestos durante la semana de la ETyC en el stand asignado a la carrera de Electrónica.
- Durante el horario de presentación al público, deberá estar permanentemente por lo menos un representante acreditado del grupo, para las demostraciones y explicaciones pertinentes.
- Los proyectos deberán referirse exclusivamente al diseño y montaje de sistemas electrónicos de aplicación práctica.

CONDICIONES

- Los trabajos deberán presentarse correctamente montados, atendiendo las normas de seguridad y en correcto funcionamiento conforme lo diseñado y propuesto.
- Se debe contar con los gráficos esquemáticos de los circuitos y un manual de operación.
- La comisión organizadora definirá y aportará con los servicios básicos que permitan la presentación de los trabajos en el stand de la carrera.

JURADO

- Estará constituido por profesores de la Facultad Politécnica del Área de Electrónica e invitados especiales, quienes evaluarán y elegirán los tres mejores proyectos (uno de cada categoría).
- Los Miembros del Jurado visitarán y evaluarán los trabajos durante su presentación en el stand de la carrera, cualquier día y hora hábil para ETyC, pudiendo solicitar a los presentadores, todos los detalles técnicos pertinentes.

PREMIOS

- A los trabajos ganadores, **PRIMER PREMIO** de cada categoría, la FP-UNA:
 - ✓ Adjudicará a cada uno de sus miembros acreditados, con la exoneración completa para el siguiente año, posterior al del concurso, conforme al Reglamento de Exoneraciones vigente.
 - ✓ Certificado digital.
- Certificado digital de participación a todos los miembros acreditados de los diferentes trabajos.