



UNIVERSIDAD NACIONAL DE ASUNCIÓN
FACULTAD POLITÉCNICA

XV Exposición Tecnológica y Científica – ETyC 2017

XII ENCUENTRO DE BACHILLERES TÉCNICOS EN ELECTRÓNICA

ELECTRÓNICA

BASES Y CONDICIONES DE PARTICIPACIÓN

PARTICIPANTES

- La conformación del grupo expositor será de un (1) Profesor Coordinador y tres (3) Estudiantes del Segundo o Tercer curso de la Educación Media.

PROYECTOS

- Se aceptarán hasta dos (2) proyectos por colegio, pudiéndose tener un proyecto suplente en caso de que alguno de los proyectos principales presente inconvenientes de último momento.
- Los proyectos deberán referirse exclusivamente al diseño y montaje de sistemas electrónicos de aplicación práctica (no deben incluir sistemas de automatización con PLC). El Profesor Coordinador será el responsable de que el proyecto presentado cumpla con este requisito.

PRESENTACIÓN

- El colegio deberá presentar los siguientes documentos:

En formato impreso (hasta el día **viernes 08 de septiembre**):

- DATOS DEL COLEGIO: Nombre, Autoridades, Localidad, breve Reseña Histórica.
- DATOS DEL PROYECTO: Nombre, Objetivos, Especificaciones técnicas.
- DATOS DEL GRUPO: Nombres y apellidos completos de los integrantes, número de Cédula de Identidad Civil, año que cursan.

En formato digital (para la exposición):

- PRESENTACIÓN: en Power Point u otro.
 - DATOS DEL PROYECTO: Nombre, Objetivos, Especificaciones técnicas, Aplicaciones.
 - DATOS DEL GRUPO: Nombre de los Integrantes, año que cursan.
- La exposición comenzará a las 14:00; cada colegio participante tendrá disponibles 25 minutos para la exposición, prueba del prototipo y preguntas del jurado. Para la preparación de los prototipos y circuitos, los grupos expositores deberán presentarse en la Institución con suficiente antelación, de tal forma a realizar el montaje de los mismos antes del inicio del acto de apertura (13:00hs), en el espacio designado por los coordinadores del evento, el cual estará disponible desde tempranas horas del día.



Campus de la UNA
SAN LORENZO-PARAGUAY

UNIVERSIDAD NACIONAL DE ASUNCIÓN
FACULTAD POLITÉCNICA

XV Exposición Tecnológica y Científica – ETyC 2017

**XII ENCUENTRO DE BACHILLERES TÉCNICOS EN
ELECTRÓNICA**

- El retraso en la preparación de los circuitos o la exposición conllevará en la disminución del puntaje del grupo afectado en la puntuación final para la competencia.
- El grupo expositor deberá traer los equipos electrónicos necesarios para la exposición del trabajo, tales como: fuente de alimentación, osciloscopio, generador de señales, etc.

JURADO

- Estará constituido por tres (3) profesores de la Facultad Politécnica del Área de Electrónica, quienes evaluarán y elegirán el mejor proyecto.

PREMIOS

- El trabajo ganador, adjudicará a cada uno de sus miembros acreditados con la **EXONERACIÓN COMPLETA** para el Curso de Ingreso de la FP-UNA, la cual podrá ser usufructuada por el beneficiario por una única vez en las siguientes condiciones:
 - En alguno de tres (3) periodos consecutivos del Curso de Ingreso de la FP-UNA, a contar a partir del tercer periodo del año en que se concedió el beneficio, a estudiantes del tercer curso de la Educación Media.
 - En alguno de los tres (3) periodos del Curso de Ingreso de la FP-UNA, a contar a partir del primer periodo del siguiente año en que se concedió el beneficio, a estudiantes del segundo curso de la Educación Media.
- Las exoneraciones serán personales e INTRANSFERIBLES.
- La FP-UNA otorgará Certificados de Reconocimiento digital a cada uno de los Colegios Participantes, Alumnos Expositores y Profesores Coordinadores, como así también al Colegio que resulte ganador del 1^{er} puesto.